

(19)



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: **08070139 A**

(43) Date of publication of application: **12.03.96**

(51) Int. Cl. **H01L 33/00**
H01S 3/18

(21) Application number: **06227679**

(22) Date of filing: **22.09.94**

(30) Priority: **24.06.94 JP 06142720**

(71) Applicant: **NICHIA CHEM IND LTD**

(72) Inventor: **NAKAMURA SHUJI**

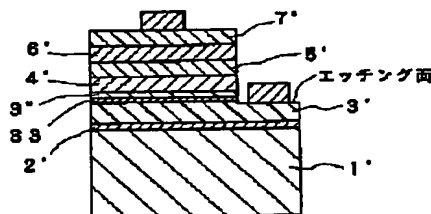
(54) **METHOD FOR CRYSTAL GROWTH OF N-TYPE
GALLIUM NITRIDE COMPOUND
SEMICONDUCTOR**

(57) Abstract:

PURPOSE: To improve the crystallizability of other nitride semiconductor grown on the surface of an n-type nitride semiconductor layer and to improve the efficiency of a light emitting element and a photoreceptor element by providing a method for growth by reducing the lattice defect of the n-type nitride semiconductor surface.

CONSTITUTION: At least one layer of a second n-type nitride semiconductor layer 33 ($\text{In}_a\text{Al}_b\text{Ga}_{1-a-b}\text{N}$, $0 \leq a$, $0 \leq b$, $a+b \leq 1$) whose composition differs from an n-type nitride semiconductor layer 3' is grown in the n-type nitride semiconductor layer 3' growth or the n-type nitride semiconductor layer 3' is grown at least by the thickness of $5\mu\text{m}$.

COPYRIGHT: (C)1996,JPO



(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平8-70139

(43) 公開日 平成8年(1996)3月12日

(51) Int. Cl. ⁶

H01L 33/00

H01S 3/18

識別記号

庁内整理番号

F I

技術表示箇所

C

審査請求 未請求 請求項の数 4 O L (全7頁)

(21) 出願番号 特願平6-227679

(22) 出願日 平成6年(1994)9月22日

(31) 優先権主張番号 特願平6-142720

(32) 優先日 平6(1994)6月24日

(33) 優先権主張国 日本 (J P)

(71) 出願人 000226057

日亜化学工業株式会社

徳島県阿南市上中町岡491番地100

(72) 発明者 中村 修二

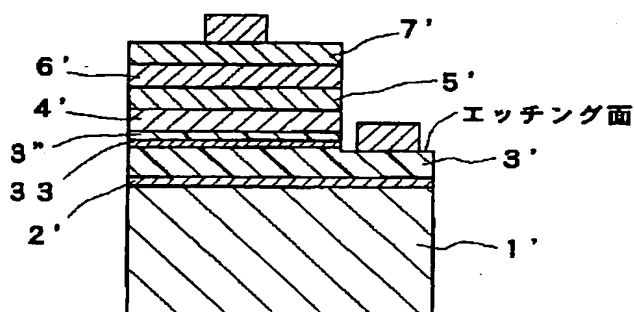
徳島県阿南市上中町岡491番地100 日亜化学工業株式会社内

(54) 【発明の名称】 n型窒化ガリウム系化合物半導体の結晶成長方法

(57) 【要約】

【目的】 MOVPE、MBE法等の気相成長法により、格子整合していない基板の表面にn型窒化物半導体を成長させる際に、n型窒化物半導体層の格子欠陥を少なくして成長させる方法を提供することにより、n型窒化物半導体層の表面に成長させる他の窒化物半導体の結晶性を向上させて、発光素子、受光素子等の効率を向上させる。

【構成】 n型窒化物半導体層3'成長中に、そのn型窒化物半導体層3'と組成の異なる第二のn型窒化物半導体層33 (In_aAl_bGa_{1-a-b}N、0≤a、0≤b、a+b≤1)を少なくとも一層以上成長させるか、またはn型窒化物半導体層3'を少なくとも5μm以上の膜厚で成長させる。



【特許請求の範囲】

【請求項1】 気相成長法により基板表面に直接、またはバッファ層を介してn型窒化ガリウム系化合物半導体 ($\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$, $0 \leq x$, $0 \leq y$, $x+y \leq 1$) の結晶を成長させる方法において、前記n型窒化ガリウム系化合物半導体層成長中に、そのn型窒化ガリウム系化合物半導体層と組成の異なる第二のn型窒化ガリウム系化合物半導体層 ($\text{In}_a\text{Al}_b\text{Ga}_{1-a-b}\text{N}$, $0 \leq a$, $0 \leq b$, $a+b \leq 1$) を少なくとも一層以上成長させることを特徴とするn型窒化ガリウム系化合物半導体の結晶成長方法。

【請求項2】 前記第二のn型窒化ガリウム系化合物半導体層の一層あたりの膜厚が $1\mu\text{m}$ 以下であることを特徴とする請求項1に記載のn型窒化ガリウム系化合物半導体の結晶成長方法。

【請求項3】 前記第二のn型窒化ガリウム系化合物半導体層が $\text{In}_a\text{Ga}_{1-a}\text{N}$ ($0 < a \leq 1$)、もしくは $\text{Al}_b\text{Ga}_{1-b}\text{N}$ ($0 < b \leq 1$)、または組成の異なる $\text{Al}_b\text{Ga}_{1-b}\text{N}$ ($0 \leq b \leq 1$) の薄膜を積層した多層膜であることを特徴とする請求項1または請求項2に記載のn型窒化ガリウム系化合物半導体の結晶成長方法。

【請求項4】 気相成長法により基板表面に直接、またはバッファ層を介してn型窒化ガリウム系化合物半導体 ($\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$, $0 \leq x$, $0 \leq y$, $x+y \leq 1$) の結晶を成長させる方法において、前記n型窒化ガリウム系化合物半導体層を $5\mu\text{m}$ 以上の膜厚で成長させることを特徴とするn型窒化ガリウム系化合物半導体の結晶成長方法。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は発光ダイオード、レーザダイオード等の電子デバイスに使用されるn型窒化ガリウム系化合物半導体 ($\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$, $0 \leq x$, $0 \leq y$, $x+y \leq 1$ 、以下窒化ガリウム系化合物半導体を窒化物半導体という。) の結晶成長方法に係り、特に、基板上に直接またはバッファ層を介してn型窒化物半導体の結晶を成長させる方法に関する。

【0002】

【従来の技術】 青色、紫外に発光するレーザダイオード、発光ダイオードの材料として窒化物半導体 ($\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$, $0 \leq x$, $0 \leq y$, $x+y \leq 1$) が注目されており、最近この材料で光度 1cd の青色発光ダイオードが実用化されたばかりである。この青色発光ダイオードは図1に示すように、サファイアよりなる基板1の表面に、Ga N よりなるバッファ層2と、Ga N よりなるn型層3と、AlGa N よりなるn型クラッド層4と、InGa N よりなる活性層5と、AlGa N よりなるp型クラッド層6と、Ga N よりなるp型コンタクト層7とが順に積層された構造を有している。

【0003】 窒化物半導体素子は、一般にMOVPE

(有機金属気相エピタキシャル) 法、MBE (分子線エピタキシャル) 法、HDVPE (ハイドライド気相エピタキシャル) 法等の気相成長法を用い、基板表面に窒化物半導体層を積層させることにより得られる。基板にはサファイア、ZnO、SiC、GaAs、MgO等の材料が使用される。基板の表面にはバッファ層を介してn型の窒化物半導体 ($\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$, $0 \leq x$, $0 \leq y$, $x+y \leq 1$ 、その中でも特にn型Ga N 、n型AlGa N が多い。) が成長される。また、SiC、ZnOのように窒化物半導体と格子定数の近い基板を用いる場合には、バッファ層を形成せず、基板に直接n型窒化物半導体が成長されることもある。基本的には、基板の表面にまずn型窒化物半導体層を成長させることにより、発光素子、受光素子等の窒化物半導体素子が作製される。

【0004】 例えばMOVPE法によると、窒化物半導体は、原料ガスにGa源、Al源、In源となる有機金属化合物ガスと、N源となるアンモニアガスとが用いられる。これらの原料ガスを加熱した基板表面に接触させることにより原料ガスを分解して、基板上に窒化物半導体がエピタキシャル成長される。バッファ層には通常Ga N 、Al N 、GaAl N 等が選択され、 $300^\circ\text{C} \sim 900^\circ\text{C}$ の温度で $10\text{Å} \sim 0.1\mu\text{m}$ の厚さで成長される。バッファ層の上に成長するn型窒化物半導体層は 900°C 以上の温度で、通常 $1\mu\text{m}$ 以上、 $4\mu\text{m}$ 以下の膜厚で成長される。

【0005】

【発明が解決しようとする課題】 窒化物半導体は、完全に格子整合する基板がないため、非常にエピタキシャル成長させにくい結晶であることが知られている。従って、従来ではSiC基板のように、成長させようとする窒化物半導体の格子定数に近い基板を利用するか、または格子不整合を緩和するバッファ層を介して無理矢理エピタキシャル成長されてきた。

【0006】 格子整合しない基板の表面に成長したn型窒化物半導体の結晶の模式断面図を一例として図2に示す。これはジャーナル オブ クリスタル グロウス

[Journal of Crystal Growth, 115, (1991) P628-633] より引用したものであり、サファイア基板の表面にAl N よりなるバッファ層を介してn型Ga N をエピタキシャル成長させ、その断面をTEM (transmission electron microscopy) で測定して、そのTEM像から結晶の構造を模式的に示したものである。この図によると、基板上に配向性が整っていないバッファ層が柱状に成長されており、そのバッファ層の上にGa N をエピタキシャル成長させると、そのバッファ層の一部が種結晶のような役割を果たして、徐々にGa N の配向性が整うことにより、結晶性がよくなったGa N 層が成長されることを示している。

【0007】 しかしながら、完全に結晶欠陥の無いGa

Nを成長させることは難しく、図2の破線に示すような多数の結晶欠陥が、バッファ層とGa_{0.9}N層との界面から、Ga_{0.9}N層表面に達するまで伸びている。この欠陥は結晶の内部で止まるものもあるが、Ga_{0.9}N層表面にまで達するものは、表面で例えば $10^7 \sim 10^8$ 個/cm²ある。同様に図1の発光ダイオード素子においても、n型層3の結晶中では同様の現象が発生している。

【0008】基板の表面に成長したn型窒化物半導体層の表面に多数の結晶欠陥があると、その欠陥がn型層の表面に成長するクラッド層、活性層等、全ての半導体層に受け継がれ、素子構造全体に悪影響を及ぼすという問題がある。結晶欠陥の多い素子は、例えば上記のような発光ダイオードとした場合に、発光出力、寿命等の素子性能に悪影響を及ぼすという欠点がある。

【0009】基板の表面にまずn型窒化物半導体層を成長させるにあたり、結晶欠陥の少ないn型結晶を成長させることが非常に重要であり、それを実現できれば、そのn型結晶の上に成長させるクラッド層、活性層等の結晶欠陥が少なくなるので、窒化物半導体より成るあらゆる素子の性能を向上させることができる。従って、本発明はこのような事情を鑑みなされたものであり、MOVPE、MBE法等の気相成長法により、完全に格子整合していない基板の表面にn型窒化物半導体層を成長させる際に、そのn型窒化物半導体層の格子欠陥を少なくして成長させる方法を提供することを目的とする。

【0010】

【課題を解決するための手段】本発明の方法の第一の態様は、気相成長法により基板表面に直接、またはバッファ層を介してn型窒化物半導体 ($\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$, $0 \leq x$, $0 \leq y$, $x+y \leq 1$) の結晶を成長させる方法において、前記n型窒化物半導体層成長中に、そのn型窒化物半導体層と組成の異なる第二の窒化物半導体層 ($\text{In}_a\text{Al}_b\text{Ga}_{1-a-b}\text{N}$, $0 \leq a$, $0 \leq b$, $a+b \leq 1$) を少なくとも一層以上成長させることを特徴とする。

【0011】また本発明の方法の第二の態様は、気相成長法により基板表面に直接、またはバッファ層を介してn型窒化ガリウム系化合物半導体 ($\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$, $0 \leq x$, $0 \leq y$, $x+y \leq 1$) の結晶を成長させる方法において、前記n型窒化ガリウム系化合物半導体層を少なくとも5 μm 以上の膜厚で成長させることを特徴とする。

【0012】

【作用】第一の態様において、n型窒化物半導体層の中に、組成の異なる第二の窒化物半導体層を形成すると、第二の窒化物半導体が緩衝層、即ちバッファ層として作用するので、バッファ層で結晶欠陥を緩和できると考えられる（以下本明細書において、第二の窒化物半導体層を第二のバッファ層という）。詳しく述べると、n型窒化物半導体層が基板上に成長される場合、基板と窒化物半導体とのミスマッチが大きいため、成長中に図2の破

線に示すような結晶欠陥が結晶中に発生する。ところが、成長させようとするn型窒化物半導体層と組成の異なる第二のバッファ層を中間層として介在させることにより、n型窒化物半導体層の連続した結晶欠陥が、組成が異なる第二のバッファ層で一時的に止まる。次に、第二のバッファ層の表面にn型窒化物半導体を成長させる際は、その第二のバッファ層がミスマッチの少ない基板のような作用をするため、第二のバッファ層の上に成長させるn型窒化物半導体の結晶性がよくなると推察される。

【0013】第二のバッファ層は一層以上形成すればよく、その一層あたりの膜厚は10オングストローム

(0.001 μm)以上、1 μm 以下、さらに好ましくは0.001 μm 以上、0.1 μm 以下の範囲に調整することが望ましい。0.001 μm よりも薄いと、結晶欠陥を第二のバッファ層で結晶欠陥を止めることが困難となる傾向にある。また1 μm よりも厚いと第二のバッファ層から新たな結晶欠陥が発生しやすくなる傾向にあるからである。この第二のバッファ層はまた、一層の膜厚が数十オングストロームで、それを2層以上積層した多層膜とすることもできる。

【0014】第二のバッファ層は $\text{In}_a\text{Ga}_{1-a}\text{N}$ ($0 < a \leq 1$)、もしくは $\text{Al}_b\text{Ga}_{1-b}\text{N}$ ($0 < b \leq 1$)、または組成の異なる $\text{Al}_b\text{Ga}_{1-b}\text{N}$ ($0 \leq b \leq 1$)の薄膜を積層した多層膜であることが望ましい。さらに好ましくはa値が0.5以下の $\text{In}_a\text{Ga}_{1-a}\text{N}$ か、またはb値が0.5以下の $\text{Al}_b\text{Ga}_{1-b}\text{N}$ を成長させる。なぜなら、窒化物半導体では四元混晶の半導体層よりも、前記のような三元混晶の方が結晶性がよい。その中でも三元混晶の $\text{In}_a\text{Ga}_{1-a}\text{N}$ 、 $\text{Al}_b\text{Ga}_{1-b}\text{N}$ において、a値、およびb値を前記範囲に調整したバッファ層が、さらに結晶性のよいものが得られるため、第二のバッファ層の結晶欠陥が少なくなり、第二のバッファ層の上に成長するn型窒化物半導体層の結晶欠陥が少なくなる。さらに、第二のバッファ層を多層膜とすると結晶欠陥を非常によく止めることができる。最も好ましい組み合わせは、n型窒化物半導体層がn型Ga_{0.9}N (Ga_{0.9}Nが最も格子欠陥が少ない。)、第二のバッファ層がn型 $\text{In}_a\text{Ga}_{1-a}\text{N}$ ($0 < a \leq 0.5$)か、若しくはn型 $\text{Al}_b\text{Ga}_{1-b}\text{N}$ ($0 < b \leq 0.5$)か、または組成の異なる $\text{Al}_b\text{Ga}_{1-b}\text{N}$ ($0 \leq b \leq 1$)の薄膜を積層した多層膜（超格子）である。

【0015】さらに、第二のバッファ層の電子キャリア濃度は先に形成したn型窒化物半導体層とほぼ同一か、またはそれより大きく調整することが望ましい。図3および図4は本発明の方法により得られたn型窒化物半導体層3"の上に、nクラッド層4'、活性層5'、pクラッド層6'、pコンタクト層7'を積層して実際の発光素子として、その発光素子の構造を断面図でもって示した図である。図3は、第二のバッファ層33が、負電極形

成用のn型層のエッチング面よりも活性層5'側にあるのに対し、図4は第二のバッファ層33がエッチング面よりも基板1'側に形成された点で異なっている。例えば、図3に示すような発光素子を実現した場合、つまり第二のバッファ層33の位置が、負電極を形成すべきエッチング面よりも活性層側に近い位置にあるような素子を実現した場合、第二のバッファ層33の電子キャリア濃度がn型層3'よりも小さいと、第二のバッファ層でnからpへ供給される電子が阻止されて、n型層からp層に電流が流れにくくなり、素子の性能が悪くなる。逆に、第二のバッファ層33の電子キャリア濃度がn型層3よりも大きいと、電子は第二のバッファ層33に均一に広がりやすくなるので、均一な発光を得ることができる。一方、図4のような素子であると、第二のバッファ層33の電子キャリア濃度は小さくても、電流は電子キャリア濃度の大きいn型層3'の方を流れるので、発光素子の特性にはほとんど影響がないが、逆に第二のバッファ層33の電子キャリア濃度が大きい場合は、電流は第二のバッファ層33の方に流れやすくなって、均一な発光が得られる。従って、第二のバッファ層33の電子キャリア濃度は先に形成したn型窒化物半導体層とほぼ同一か、またはそれより大きく調整することが好ましい。

【0016】次に、本発明の第二の態様では、n型窒化物半導体層を5 μ mよりも厚く成長させることにより、表面に到達する結晶欠陥を少なくできる。図2において、破線がn型層の途中で止まっているのは、結晶欠陥が途中で止まっていることを示している。この途中で止まっている結晶欠陥について、さらによく研究してみると、n型窒化物半導体層が基板からおよそ4 μ mぐらいで止まるものが多いことを新たに見いだした。そこで、同一材料を連続して成長中であれば、結晶欠陥を成長中に次第に止めることが可能であるので、5 μ m以上でn層を成長させることにより、n層の表面にまで到達する結晶欠陥を少なくすることができる。第二の態様において、さらに好ましいn型窒化物半導体層の厚さは7 μ m以上である。

【0017】本発明の第一の態様および第二の態様において、基板上に成長させるn型窒化物半導体 ($\text{In}_x\text{Al}_{1-x}\text{Ga}_{1-y}\text{N}$, $0 \leq x$, $0 \leq y$, $x+y \leq 1$) は、y値が $0 \leq y \leq 0.5$ の範囲の $\text{Al}_y\text{Ga}_{1-y}\text{N}$ 、さらに好ましくは0.3以下の $\text{Al}_y\text{Ga}_{1-y}\text{N}$ 、最も好ましくは $y=0$ の GaN を成長させる。なぜなら、前記のように四元混晶の窒化物半導体より、三元混晶の窒化物半導体の方が結晶欠陥が少ないからである。さらに、発光素子、受光素子等の電子デバイスとしてn型窒化物半導体を利用する際には、まず基板上に成長させるn型窒化物半導体は、バンドギャップの小さい InGaN よりもバンドギャップの大きい AlGaIn 、 GaIn の方がシングルヘテロ、ダブルヘテロ等種々の構造を実現する上で好都合で

あるからである。その中でも、特に AlGaIn は Al を含有させるほど結晶欠陥が多くなる傾向にあり、 GaIn が最も結晶欠陥の少ないn型窒化物半導体層を成長できる傾向にある。

【0018】さらにまた、本発明の方法の第一の態様および第二の態様において、基板にはサファイア、 GaAs 、 Si 、 ZnO 、 SiC 等の材料が使用できるが、一般的にはサファイアを用いる。サファイアを基板とする場合には、基板にはバッファ層を成長させることが好ましいが、サファイア基板の面方位によってはバッファ層無しでも成長可能である。好ましくバッファ層を成長させることにより、格子欠陥を計測できるような平滑で鏡面状のn型窒化物半導体の結晶を得ることができる。また、窒化物半導体をn型にするにはノンドープの状態、または Si 、 Ge 、 C 等のドナー不純物を結晶成長中にドープすることにより実現可能である。

【0019】

【実施例】以下、MOVPE法による本発明の方法を詳説する。

【実施例1】

① まず、よく洗浄したサファイア基板を反応容器内のサセプターの上に設置する。容器内を真空排気した後、水素ガスを容器内に流しながら、基板を1050℃で約20分間加熱し表面の酸化物を除去して、基板のクリーニングを行う。その後サセプターの温度を500℃に調整し、500℃においてGa源としてTMG（トリメチルガリウムガス）、N源としてアンモニアガスを基板の表面に流しながら、 GaIn よりなるバッファ層を0.02 μ mの膜厚で成長させる。

【0020】② 次に、TMGガスを止め、温度を1050℃まで上昇させた後、TMGガス、 SiH_4 ガスを流し、 Si ドープn型 GaIn 層を2 μ mの膜厚で成長させる。

【0021】③ 次に、TMGガス、 SiH_4 ガスを止め温度を800℃にする。800℃になったらキャリアガスを窒素に切り替え、TMGガス、TMI（トリメチルインジウム）、 SiH_4 ガスを流し、第二のバッファ層として Si ドープn型 $\text{In}_{0.1}\text{Ga}_{0.9}\text{N}$ 層を0.01 μ mの膜厚で成長させる。

【0022】④ $\text{In}_{0.1}\text{Ga}_{0.9}\text{N}$ 層成長後、再度温度を1050℃まで上昇させ、キャリアガスを水素に戻してTMGガスおよび SiH_4 ガスを流し、同様にして Si ドープn型 GaIn 層を2 μ mの膜厚で成長させる。なお第二のバッファ層のキャリア濃度とこのn型 GaIn 層のキャリア濃度はほぼ同一とした。

【0023】成長後、基板を反応容器から取り出し、最上層のn型 GaIn 層の表面をTEMで測定し、そのTEM像より、単位面積あたりの結晶欠陥の数を計測したところ、およそ 1×10^4 個/ cm^2 であった。

【0024】【実施例2】②および④のn型窒化物半導

体層の工程において、TMG、TMA（トリメチルアルミニウム）、 SiH_4 ガスを用い、Siドープn型Al 0.3Ga0.7N層をそれぞれ2 μm の膜厚で成長させて第二のバッファ層を挟む構造とする他は、実施例1と同様に行う。その結果、同様にして計測したところ、Siドープn型Al 0.3Ga0.7N層表面に達している結晶欠陥の数はおよそ 5×10^4 個/ cm^2 であった。なお、Siドープn型Al 0.3Ga0.7N層の電子キャリア濃度は第二のバッファ層とほぼ同一とした。

【0025】【実施例3】②のn型窒化物半導体層の工程と同様にしてSiドープn型GaN層を1 μm の膜厚で成長させる。次に③の第二のバッファ層の工程と同様にして、第二のバッファ層としてSiドープn型In0.1Ga0.9N層を50オングストロームの膜厚で成長させる。さらに、④のn型窒化物半導体層の工程と同様にして同じくSiドープn型GaN層を1 μm の膜厚で順に成長させる。

【0026】さらに、Siドープn型GaN層の上に③の工程と同様にして、第三のバッファ層としてSiドープn型In0.1Ga0.9N層を50オングストロームの膜厚でもう一度成長させた後、最後に④の工程と同様にしてSiドープGaN層を2 μm の膜厚で成長させる。つまり実施例3では、サファイア基板の表面にGaNバッファ層200オングストローム、n型GaN層1 μm 、Siドープn型In0.1Ga0.9N第二バッファ層50オングストローム、n型GaN層1 μm 、Siドープn型In0.1Ga0.9N第三バッファ層50オングストローム、n型GaN層2 μm を順に積層した。

【0027】その結果、最終層のSiドープn型GaN層の表面に達している結晶欠陥の数はおよそ 1×10^4 個/ cm^2 であった。なお第二のバッファ層と第三のバッファ層とSiドープn型GaN層との電子キャリア濃度はほぼ同一とした。

【0028】【実施例4】③の第二のバッファ層の工程において、成長温度を変化させずTMG、TMA（トリメチルアルミニウム）、 SiH_4 ガスを用い、Siドープn型Al 0.3Ga0.7N層を0.01 μm の膜厚で成長させて第二のバッファ層を形成する他は、実施例1と同様に行う。その結果、同様にして計測したところ、Siドープn型GaN層表面に達している結晶欠陥の数はおよそ 1×10^4 個/ cm^2 であった。なお、第二のバッファ層の電子キャリア濃度はSiドープn型GaN層とほぼ同一とした。

【0029】【実施例5】③の第二のバッファ層の工程において、成長温度を変化させずTMG、TMA、 SiH_4 ガスを用い、まずSiドープn型Al 0.02Ga0.98N層を30オングストロームの膜厚で成長させる。次にTMAガスを止め、Siドープn型GaN層を30オングストロームの膜厚で成長させる。そして、この操作をそれぞれ5回繰り返し、30オングストロームのSiド

ープn型Al 0.02Ga0.98N層と、30オングストロームのn型GaN層とをそれぞれ交互に5層づつ積層した多層膜を形成する。以上のようにして第二のバッファ層を形成する他は、実施例1と同様に行う。その結果、格子欠陥を同様にして計測したところ、Siドープn型GaN層表面に達している結晶欠陥の数はおよそ 5×10^4 個/ cm^2 であった。なお、第二のバッファ層である多層膜の電子キャリア濃度は、Siドープn型GaN層とほぼ同一とした。

【0030】【実施例6】実施例2の工程において、第二のバッファ層としてSiドープn型Al 0.1GaGa0.9Nを0.01 μm の膜厚で成長させる他は同様にして、Siドープn型Al 0.3Ga0.7N層を成長させた。その結果、最表面のn型Al 0.3Ga0.7N層に達していた格子欠陥の数はおよそ 1×10^4 / cm^2 であった。なおこの実施例の電子キャリア濃度もほぼ同一とした。

【0031】【比較例1】実施例1において、第二のバッファ層を成長させず、連続してSiドープn型GaN層を4 μm の膜厚で成長させたところ、n型GaN層の表面に達した結晶欠陥の数はおよそ 1×10^7 個/ cm^2 であった。

【0032】【実施例7】実際の発光素子の構造とした実施例を示す。実施例1の④の工程の後に以下の工程を加えた。

⑤ Siドープn型GaN層成長後、新たにTMA（トリメチルアルミニウム）ガスを加え、同じく1050℃で、nクラッド層としてSiドープn型Al 0.2Ga0.8N層を0.1 μm の膜厚で成長させる。

【0033】⑥ nクラッド層成長後、TMG、TMA、 SiH_4 ガスを止め、再び温度を800℃に設定して、TMG、TMI、 SiH_4 ガスに加えてDEZ（ジエチルジンク）を流し、活性層としてSiおよびZンドープIn0.05Ga0.95N層を0.1 μm の膜厚で成長させる。

【0034】⑦ 活性層成長後、TMG、TMI、 SiH_4 、DEZガスを止め、温度を1050℃にした後、TMG、TMA、Cp2Mg（シクロペンタジエニルマグネシウム）ガスを流し、pクラッド層としてMgドープp型Al 0.1Ga0.9N層を0.1 μm の膜厚で成長させる。

【0035】⑧ p型Al 0.1Ga0.9N層成長後、TMAガスを止め、同じく1050℃でpコンタクト層としてMgドープp型GaN層を0.3 μm の膜厚で成長させる。

【0036】⑨ 以上のようにして得た素子のエッチングを行い、第二のバッファ層の次に成長したn型GaN層を露出させ、pコンタクト層と、露出したSiドープn型GaN層とに電極を形成した。つまり図4に示すような構造の発光ダイオード素子とした。さらにこの素子をリードフレームに取り付け、樹脂でモールドした。こ

の発光ダイオードは20mAにおいてVf3.6V、発光波長450nmであり、光度3.0cd、発光出力は3.5mWであった。

【0037】【比較例2】比較例1で成長させたSiドープGa_{0.7}N層の上に、実施例7と同一の工程を行い、図1に示すような構造の発光ダイオード素子としたところ、この発光ダイオードは20mAにおいてVf3.6V、発光波長450nmであったが、光度は1.0cdであり、発光出力は1.2mWしかなかった。

【0038】このように本発明の第一の方法によると、結晶欠陥の少ないn型層が得られるので、その上に積層するクラッド層、活性層等の結晶欠陥が少なくなる。特に活性層の膜厚は約0.2μm以下と薄いため、結晶欠陥の少ない結晶を成長させることは非常に重要である。従って、結晶欠陥の少ない結晶を成長できたことにより、従来の光度1cd以上の光度を有し、発光出力に優れた発光ダイオード素子を実現できる。

【0039】【実施例8】以下本発明の第二の態様について具体的な実施例を示す。この実施例も第一の方法と同様にMOVPEで成長させる手法を示すものであるので基本的操作に大差はない。

① 実施例1の①の工程と同様にしてサファイア基板の表面にGa_{0.7}Nよりなるバッファ層を0.02μmの膜厚で成長させる。

【0040】② 実施例1の②の工程と同様にして、バッファ層の上に、Siドープn型Ga_{0.7}N層を10μmの膜厚で成長させる。

【0041】成長後、基板を反応容器から取り出し、n型Ga_{0.7}N層表面をTEMで測定し、そのTEM像より、単位面積あたりの結晶欠陥の数を計測したところ、およそ1×10⁶個/cm²であった。

【0042】【実施例9】Siドープn型Ga_{0.7}N層の膜厚を5μmとする他は実施例5と同様にして結晶成長を行ったところ、n型Ga_{0.7}N層表面の結晶欠陥の数はおよそ5×10⁶個であった。

【0043】【実施例10】実施例5の②の工程において、実施例2の②と同様にしてSiドープn型Al_{0.3}

Ga_{0.7}N層を連続して10μmの厚さで成長させる他は同様にして結晶成長を行ったところ、n型Al_{0.3}Ga_{0.7}N層表面の結晶欠陥の数は、およそ3×10⁶個/cm²であった。

【0044】【実施例11】実施例5で得られたSiドープGa_{0.7}N層の上に実施例7と同様にして、nクラッド層、活性層、pクラッド層、pコンタクト層を積層して、同様にして発光ダイオードとしたところ、その特性は実施例7のものとほぼ同等であった。

【0045】

【発明の効果】以上説明したように、本発明の方法によると基板の表面に結晶欠陥の少ないn型窒化物半導体層を成長させることができる。従って本発明の方法は、格子整合する基板のない窒化物半導体にとって、結晶欠陥の少ない結晶を積層し、発光素子、受光素子等の電子デバイスを実現するうえで、非常に有用である。

【図面の簡単な説明】

【図1】 従来の発光ダイオード素子の一構造を示す模式断面図。

【図2】 基板の表面にAl_{0.3}Nバッファ層を介してn型Ga_{0.7}N層を成長した際の結晶の構造を示す模式断面図。

【図3】 本発明の方法により得られたn型窒化物半導体層を有する発光ダイオード素子の一構造を示す模式断面図。

【図4】 本発明の方法により得られたn型窒化物半導体層を有する発光ダイオード素子の一構造を示す模式断面図。

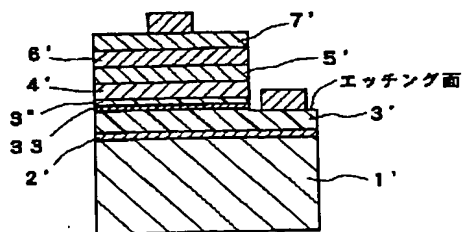
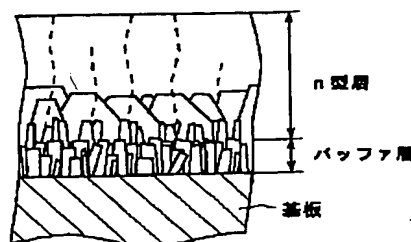
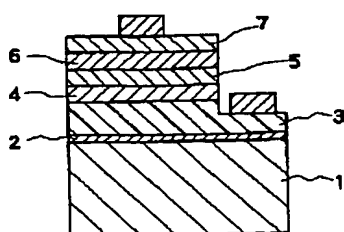
【符号の説明】

- | | |
|---------------------|---------------------------|
| 1、1'・・・基板 | 2、2'・・・バッファ層 |
| 3、3'、3"・・・n型窒化物半導体層 | 4、4'・・・n型クラッド層 |
| 5、5'・・・活性層 | 6、6'・・・pクラッド層 |
| 7、7'・・・pコンタクト層 | 33・・・第二のバッファ層（第二の窒化物半導体層） |

【図1】

【図2】

【図3】



【図 4】

